# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

10-336572

(43)Date of publication of application: 18.12.1998

(51)Int.Cl.

H04N 5/907 H04N 5/225

(21)Application number : 09-138194

(71)Applicant: SANYO ELECTRIC CO LTD

(22)Date of filing:

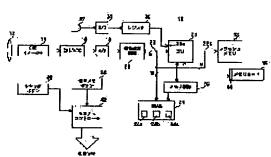
28.05.1997

(72)Inventor: YAMAMOTO SHIGEAKI

#### (54) DIGITAL STILL CAMERA

#### (57)Abstract:

PROBLEM TO BE SOLVED: To record image data, even when a memory card is removed and to easily manage image data after the loading of a memory card by transferring image data stored in a flash memory to the memory card, in response to the loading of the memory card. SOLUTION: When a shutter button 40 is depressed while no memory card 46 is loaded to a slot 44, a CPU 28 writes picked—up image data to a built—in flash memory 38. When the memory card 46 is loaded to the slot 44, the CPU 28 transfers the image data from the flash memory 38 to the memory card 46 to delete the image data in the flash memory 38.



#### \* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

# **CLAIMS**

#### [Claim(s)]

[Claim 1]It is a digital still camera provided with a nonvolatile internal memory which stores photoed image data, and a slot equipped with external memory, A digital still camera provided with a detection means to detect wearing of said external memory, and a transfer means which transmits said image data which answered wearing of said external memory and was stored in said internal memory to said external memory.

[Claim 2]The digital still camera according to claim 1 further provided with an erasing means which eliminates said image data of said internal memory after said image data is transmitted to said external memory.

# [Translation done.]

\* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

- 1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

#### **DETAILED DESCRIPTION**

### [Detailed Description of the Invention]

[0001]

[Industrial Application] This invention relates to the digital still camera which records the image data photoed especially, for example on removable external memory about a digital still camera.

[0002]

[Description of the Prior Art]In this conventional kind of digital still camera, the slot equipped with a memory card was established and all the photoed image data was recorded on the memory card.

[0003]
[Problem(s) to be Solved by the Invention]However, in such conventional technology, when the memory card was removed, even if it pushed the shutter button, a taken image was not able to be recorded. On the other hand, when the memory card is removed, providing nonvolatile memory, such as a flash memory, in an inside is

flash memory and a memory card, and management of data will become complicated. [0004]So, the main purpose of this invention is to provide the digital still camera which can take a photograph even when not equipped with the memory card, and can make easy management of the photographed image data after memory card wearing.

also considered so that image data can be held temporarily, but. If it does so, image data will be intermingled in a

[0005]

[Means for Solving the Problem] This invention is a digital still camera provided with a nonvolatile internal memory which stores photoed image data, and a slot equipped with external memory, It is a digital still camera provided with a detection means to detect wearing of external memory, and a transfer means which transmits image data which answered wearing of external memory and was stored in an internal memory to external memory.

[0006]

[Function] If a shutter button is pushed in the state where a slot is not equipped with the memory card, CPU will write the photoed image data in a built-in flash memory. If a slot is equipped with a memory card after that, CPU will transmit the photographed image data currently held at the flash memory to a memory card, and will eliminate the photographed image data in a flash memory.

[0007]

[Effect of the Invention] According to this invention, since wearing of external memory is answered and the image data stored in the internal memory was transmitted to the internal memory, even when external memory is removed, photographed image data can be recorded and management of the photographed image data after external memory wearing can be made easy.

[0008]The above-mentioned purpose of this invention, the other purposes, the feature, and an advantage will become still clearer from the detailed explanation of the following examples given with reference to drawings. [0009]

[Example]With reference to <u>drawing 1</u>, the light figure into which the digital still camera 10 of this example entered from this lens 12 including the lens 12 is changed into an electrical signal by CCD imager 14. CCD imager 14 has a colored filter of for example, a primary color Bayer array, and outputs the electrical signal

(progressive scan signal) for every pixel according to a progressive scan (pixel sequential scanning). This progressive scan signal is given to CDS / AGC circuit 16. CDS / AGC circuit 16 from CCD imager 14 to a progressive scan signal. Well-known noise rejection and level adjustment are performed, and the progressive scan signal processed by this CDS / AGC circuit 16 is changed into digital data by A/D converter 18. The digital data of the progressive scan signal outputted from A/D converter 18 is given to the digital disposal circuit 20, and well-known white balance adjustment and gamma correction are performed to it.

[0010] If the shutter button 40 is pushed by an operator, the system controller 42 will give a control signal to CPU28 via the interruption terminal 28a. This is answered, CPU28 makes CCD imager 14 impossible, when the progressive scan signal for one frame is outputted from CCD imager 14, therefore from the digital disposal circuit 20, the image data for one frame (photographed image data) is outputted. And this photographed image data is stored in the image area 24a formed in DRAM24 of the memory control circuit 26.

[0011] When the shutter button 40 is pushed, the voice note button 48 is operated immediately on the other hand and a sound is inputted from the microphone 32, the sound is changed into voice data by A/D converter 34, and is loaded to the voice register 30 by it. When the voice register 30 has the capacity for 5 bytes and this voice register 30 fills, voice interruption is given to the interruption terminal 28a of CPU28 from the voice register 30. Therefore, CPU28 incorporates voice data at every voice interruption, and writes the voice data in the voice area 24b formed in DRAM24.

[0012] If the slot 44 is not equipped with the memory card 46 when the shutter button 40 is pushed, CPU28 records the photographed image data and voice data which are held DRAM24 on the flash memory 38. Using the work area 24c formed in DRAM24, CPU28 performs YUV conversion and JPEG compression to photographed image data, and, specifically, records compressed data on the flash memory 38. And after record of photographed image data is completed, voice data is written in the flash memory 38.

[0013] Thus, if the slot 44 is equipped with the memory card 46 in the state where data is recorded on the flash memory 38, CPU28 will eliminate the data in the flash memory 38 while transmitting the data currently recorded on the flash memory 38 to the memory card 46. The slot 44 and the memory card 46 are constituted as shown in <u>drawing 2</u>, and CPU28 detects wearing of the memory card 46 as follows. That is, it has about 50 pin (not shown) and the two specific pins 46a and 46b of it are mutually connected to the memory card 46. On the other hand in the slot 44, the pin 44b to which the pin 46b is connected is grounded, and the pin 44a to which the pin 46a is connected with direct CPU28 while being connected with power supply V<sub>CC</sub> via the

resistance 44c. Therefore, when not equipped with the memory card 46, a high-level signal is given to CPU28, but since the pin 44a will be grounded if equipped with the memory card 46, the signal given to CPU28 changes from high level to a low level. CPU28 detects this level variation and judges attachment and detachment of the memory card 46.

[0014]CPU28 processes the flow chart shown in <u>drawing 3</u>, and specifically transmits the data recorded on the flash memory 38 to the memory card 46. That is, it judges whether the slot 44 was first equipped with the memory card 46 at Step S1, if it is "NO", processing will be ended, but if it is "YES", it will be judged whether data exists in the flash memory 38 at Step S3. If it is "NO" also here, processing will be ended as it is, but if it is "YES", the data of the flash memory 38 will be written in the memory card 46 at Step S5, and the data of a flash memory will be eliminated at Step S7, and processing will be ended.

[0015]If are not equipped with the memory card 46 according to this example, and image data and voice data are recorded on the flash memory 38 and it is equipped with the memory card 46, Since the data of the flash memory 38 was transmitted to the memory card 46, even when the memory card 46 is removed, a photograph can be taken, and management of the shot data after wearing of the memory card 46 can be made easy. [0016]As the memory card 46, SSFDC (Solid State Floppy Disk Card) and a mini disc are applicable.

[Translation done.]

\* NOTICES \*

JPO and INPIT are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.

2.\*\*\*\* shows the word which can not be translated.

3.In the drawings, any words are not translated.

#### **DESCRIPTION OF DRAWINGS**

[Brief Description of the Drawings]

[Drawing 1] It is a block diagram showing one example of this invention.

[Drawing 2] It is an illustration figure showing a part of drawing 1 example.

[Drawing 3] It is a flow chart showing a part of operation of the drawing 1 example.

[Description of Notations]

10 -- Digital still camera

24 -- DRAM

28 -- CPU

38 -- Flash memory

44 --- Slot

46 -- Memory card

[Translation done.]

#### \* NOTICES \*

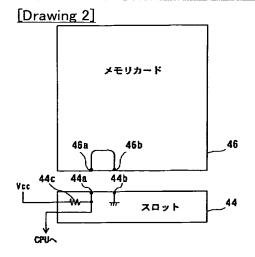
JPO and INPIT are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.

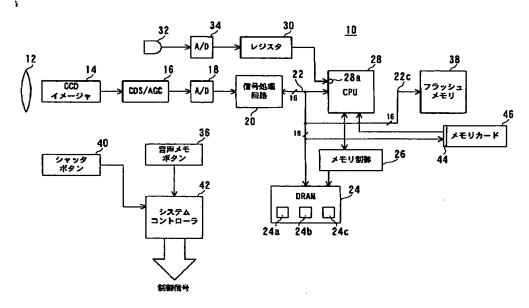
2.\*\*\*\* shows the word which can not be translated.

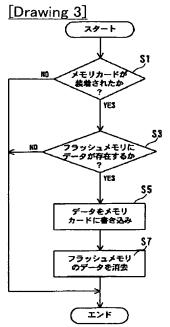
3.In the drawings, any words are not translated.

# **DRAWINGS**



[Drawing 1]





[Translation done.]

(19) 日本国格許庁 (JP)

€ 撒 ধ 盐 华 噩 4 (12)

(11)特許出願公開番号

特開平10-336572

(43)公開日 平成10年(1998)12月18日

**60** F

\$22/ 5/907 H04N **使到配** 5/907

> H04N (51) Int CL.

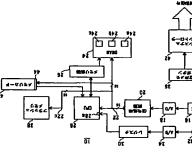
# (全4月) 審査請求 未顧求 館求項の数2 OL

(21)出願番号	<b>岭</b> 顧平9-138194	(71)出國人 00001889	000001889
			三洋電機株式会社
(22) 出版日	平成9年(1997)5月28日		大阪府守口市京阪本通2丁目5番5号
		(72) 発明者	山本 現期
			大阪府守口市京阪本通2丁目5番5号 三
			洋電機株式会社内
		(74)代理人	(74)代理人 护理士山田 我们人

ディジタルスチルカメラ (54) [発明の名称]

(57) [要約]

ていない状態でシャッタボタン40が抑されると、CP U28は撮形された画像データを内蔵のフラッシュメモ 【効果】 フラッシュメモリに格納された画像データを でも画像データを記録できかつメモリカード装並後の画 【構成】 スロット44にメモリカード46が装着され リ38に沓き込む。その後スロット44にメモリカード 46が抜着されると、CPU28はフラッシュメモリ3 8からメモリカード46亿その画像データを転送し、フ メモリカードの装Ϥに応答してメモリカードに転送する よろにしたため、メモリカードが取り外されているとき ラッシュメモリ38内の画像データを消去する。 象データの管理を容易にすることができる。



[特許請求の範囲]

【請求項1】撮影された画像データを格納する不揮発性 の内部メモリと外部メモリを装むするスロットとを備え るディジタルスチルカメラであって、

前記外部メモリの装着に応答して前記内部メモリに格納 前配外部メモリの装着を検出する検出手段、

された前記画像データを前記外部メモリに転送する転送 手段を備える、ディジタルスチルカメラ。

れた後、前配内部メモリの前配画像データを消去する消 【請求項2】前記画像データが前記外部メモリに転送さ 去手段をさらに備える、請求項1記載のディジタルスチ

ルカメヴ。

【発明の詳細な説明】 [000]

能な外部メモリに配録する、ディジタルスチルカメラに ラに関し、特にたとえば撮影された画像データを蛰脱可 【産業上の利用分野】この発明はディジタルスチルカメ

[0002]

20 【従来の技術】従来のこの種のディジタルスチルカメラ では、メモリカードを装着するスロットが設けられ、撮 **訳された画像データは全てメモリカードに配録されてい** 

[0003]

などの不揮発性メモリを内部に設けることも考えられる リカードとに混在することになり、データの管理が煩雑 [発明が解決しようとする課題] しかし、このような従 かった。一方、メモリカードが外されているときに一時 が、そうすると、画像データがフラッシュメモリとメモ 来技術では、メモリカードが取り外されていれば、シャ ッタボタンを押しても撮影画像を記録することはできな 的に画像データを保持できるように、フラッシュメモリ

路20に与えられ、周知の白バランス調整およびガンマ

ッシブスキャン信号のディジタルデータは、信号処理回

2

ことができる、ディジタルスチルカメラを提供すること モリカード装着後の撮影画像データの管理を容易にする モリカードが複数されていないときでも撮影できかつメ [0004]それゆえに、この発明の主たる目的は、

[0005]

【課題を解決するための手段】この発明は、撮影された 画像データを格納する不揮発性の内部メモリと外部メモ りを装箔するスロットとを備えるディジタルスチルカメ ラであって、外部メモリの装着を検出する検出手段、外 部メモリの装着に応答して内部メモリに格納された画像 データを外部メモリに転送する転送手段を備える、ディ シタルスチルカメラである。

00061

Տ 画像データを内蔵のフラッシュメモリに告き込む。その 態でシャッタボタンが押されると、CPUは撮影された [作用] スロットにメモリカードが装着されていない状

3

梅開平10-336572

後メモリカードがスロットに装着されると、CPUはフ ラッシュメモリに保持されている協影画像データをメモ リカードに転送し、フラッシュメモリ内の協訳画像デー タを消去する。

[0000]

モリ装着後の撮影画像データの管理を容易にすることが モリに転送するようにしたため、外部メモリが取り外さ [発明の効果] との発明によれば、内部メモリに格納さ **たた国像データを、外部メモリの数粒に応答して内部メ** れているときても協形画像データを配録できかつ外部メ C# 3. 유

[0008] この発明の上述の目的、その他の目的、特 **散ねよび利点は、図面を参照して行う以下の英施例の群** 細な説明から一層明らかとなろう。

[0000]

(プログレッシブスキャン倡号)を出力する。 このプロ **官号に変換される。CCDイメージャ14はたとえば原** 与えられる。CDS/AGC回路16は、CCDイメー ノイズ除去ねよびレベル調整を施し、このCDS/AG 変換される。A/D変換器18から出力されるプログレ [実施例] 図1を参照して、この実施例のディジタルス チルカメラ10はレンズ12を含み、Cのレンズ12か 5人射された光像がCCDイメージャ14によって電気 色ベイヤ配列の色フィルタを有し、プログレッシブスキ グレッシブスキャン信号は、CDS/AGC回路16に ジャ14からのプログレッシブスキャン信号に、周知の 信号は、A/D変換器18によってディジタルデータに C回路16によって処理されたプログレッシブスキャン +ン (画紫順次走査) に従って、各画紫毎の電気信号

[0010] オペワータによったシャッタボタン40が 朝込備子28aを介してCPU28に与える。これに応 レーム分のプログレッシブスキャン信号が出力された時 点でCCDイメージャ14を不能化し、したがって信号 が、メモリ制御回路26によって、DRAM24に形成 **申されると、システムコントローラ42は、制御信号を** 答して、CPU28は、CCDイメージャ14か517 像データ)が出力される。そして、この扱影画像データ 処理回路20からは1フレーム分の画像データ(扱影画 **埔正を施される。** 6

音声データに変換され、音声レジスタ30にロードされ の音声レジスタ30が満杯になったとき、音声割込が音 [0011] 一方、シャッタボタン40が押されてすぐ に音声メモボタン48が操作され、マイク32から音声 **声レジスタ30からCPU28の割込備子28gに与え** られる。 したがって、 CPU28は、 音声割込の 都度音 が入力されると、その音声がA/D変換器34によって 5。音声レジスタ30は、5パイト分の容量を有し、こ された画像エリア24gに格納される。

ල

由データを取り込み、その音声データをDRAM24に 形成された音声エリア24bに書き込む。

ッシュメモリ38に記録する。そして、撮影画像データ 【0012】シャッタボタン40が押されたときにスロ れたワークエリア24cを用いて、撮影画像データにY の記録が完了した後に音声データをフラッシュメモリ3 CPU28はDRAM24に保持されている撮影画像デ ータおよび音声データをフラッシュメモリ38に配録す る。具体的には、CPU28は、DRAM24に形成さ UV変換およびJPEG圧縮を施し、圧縮データをフラ ット44亿メモリカード46が装着されていなければ、

8に母き込む。

【0013】このようにしてフラッシュメモリ38にデ

2 8 リカード46の装替を検出する。すなわち、メモリカー 地されるため、CPU28に与えられる信号はハイレベ が、メモリカード46が装着されると、ピン448が接 ード46が装着されると、CPU28はフラッシュメモ リ38に配録されているデータをメモリカード46に転 示すように構成され、CPU28は次のようにしてメモ に接続されている。一方、スロット44においては、ビ ン46bが接続されるピン44bが接地され、ピン46 aが接続されるピン44aが、抵抗44cを介して電源 Vecと接続されるとともに、直接CPU28と接続され る。したがって、メモリカード46が装着されていない ルかちローレベルに変化する。CPU28はCのレベル [0014]CPU28は、具体的には図3に示す7ロ - タが記録されている状態で、スロット44にメモリカ 送するとともに、フラッシュメモリ38内のデータを消 去する。スロット44ねよびメモリカード46は図2に そのうちの特定の2 つのピン46aねよび46bが互い ド46はたとえば50程度のピン(図示せず)を有し、 ときはCPU28にはハイレベルの信号が与えられる 変化を検出してメモリカード46の潜脱を判断する。

S" であれば、ステップS5でフラッシュメモリ38の \*一タをメモリカード48に転送する。すなわち、まずス テップS1でメモリカード46がスロット44に装着さ れたかどうか判断し、"NO"であれば処理を終了する モリ38にデータが存在するかどうか判断する。ここで データをメモリカード46に告き込み、ステップS1で フラッシュメモリのデータを消去し、そして処理を終了 が、"YES"であれば、ステップS3でフラッシュメ も"NO"であればそのまま処理を終了するが、 ន

が取り外されているときでも撮影が可能でかつメモリカ 【0015】この実施例によれば、メモリカード46が フラッシュメモリ38に記録し、メモリカード46が装 當されれば、フラッシュメモリ38のデータをメモリカ ード46に転送するようにしたため、メモリカード46 装辞されていなければ、画像データおよび音声データを ド46の装着後の撮影データの管理を容易にすること ができる。

[0016]なお、メモリカード46としては、SSF DC (Solid State Floppy Disk Card)やミニディスクを 適用することができる。

【図面の簡単な説明】

【図1】この発明の一実施例を示すブロック図である。

【図2】図1実施例の一部を示す図解図である。

「図3]図1実施例の動作の一部を示すフロー図であ

(作号の説明)

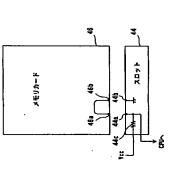
10 …ディジタルスチルカメラ 24 ··· DRAM

38 …フラッシュメモリ 28 ...CPU

・・・スロット 44

…メモリカード 4 6

-図を処理して、フラッシュメモリ38に記録されたデ\*



Ä (83) В £ [図1]

不揮発性の内部メモリと、外部メモリを装着するスロッ 前記外部メモリの装着に広答して前記内部メモリに格納 された前記画像データを前記外部メモリに転送する転送 【群水項2】前記画像データが前記外部メモリに転送さ れた後、前配内部メモリの前配画像データを消去する消 去手段をさらに備える、請求項1配載のディジタルカメ トとを備えるディジタルデータ処理装置であって、 前記外部メモリの装着を検出する検出手段と、 手段を備える、ディジタルカメラ。 [特許的水の範囲] [公開日] 平成10年12月18日(1998, 12, 18) 【公報種別】特許法第17条の2の規定による補正の掲載 [提出日] 平成11年11月17日(1999, 11. [部門区分] 第7部門第3区分 [発行日] 平成13年6月8日 (2001. 6. 8) 【年通号数】公開特許公報10-3366 ディジタルカメラ 【公開番号】特開平10-336572 [出願番号] 特頤平9-138194 「補正対象項目名」特許的求の範囲 「補正対象項目名」発明の名称 【桶正対象售類名】明細售 (補正対象書類名) 明細書 【国際特許分類第7版】 5/907 '桶正方法 | 変更 (楠正方法) 変更 5/525 H04N 5/907 [手続補正1] [発明の名称] [手続相正2] [手機補正魯] (補正内容) (桶正内容) H04N (F1)